**Лабораторная работа 5**

**Назначение отладчика. Понятие и назначение дизассемблера**

**Цель работы:** ознакомление с основными возможностями отладки кода на языке программирования VС++.

1. Используйте при выполнении лабораторной работы материал лекции 9.
2. Выполнить отладку примера из лекции в пошаговом режиме с заходом в функции getSum и getMul.
3. Выполнить все примеры, приведенные в лекции.

Память и регистры

1. Просмотреть/изменить значение некоторой переменной в памяти.
2. Выполнить просмотр стека вызовов на нескольких итерациях цикла.
3. Ознакомиться с окном «Дизассемблированный код».
4. Выполнить тестирование программы из лабораторной работы 3.
   1. Выполнить отладку программы в пошаговом режиме.
   2. Проверить и изменить значения переменных всеми возможными способами (используя окна отладчика, подсказки).
   3. Просмотреть значения переменных в памяти.

**Вопросы.**

1. Назначение отладчика VC++
2. Основные возможности отладчика VC++
3. Что такое точка останова?
4. Способы установки точек останова.
5. Какие способы запуска отладчика вы знаете?
6. Назовите основные возможности управления режимами отладки.
7. Какие способы для отображения значений переменных вы знаете?
8. Назначение отладочных окон Debuggerа.
9. Для каких целей используется окно памяти?
10. Для каких целей используется окно регистров?
11. Для каких целей используется окно дизассемблированного кода?
12. Что отражается в окне дизассемблированного кода?